K78XX_2000 系列

超宽电压输入
非隔离稳压 DC-DC 模块电源

UrKV

产品特点

- ῳ̃ ' ـܝ ڗ <5 (
- Ḩ ⫞ ᒪ ɤ ɸ
- ŋ̀ ɹ ᵁ ɼ Ω̤̏ ♬ Ɑ
- ˜ ث З ȉ ı ڝ ♬ З ȉ
- Ṫ Ă □ ẙ ḇ χ 073 ɫ Ḱ . ;8 ɫ
- ˡ ˛ ớ ـܝ ε PWWI ˆ433 є ṇ ̀H ζ
- ʄ ݳ‰́ Ậ ű Ά Ẫ
- Ậ ű љ 0P : ; [[⋀̊ Л ḳ
- ʌ ṇ ʒ VLS Ṃ Ŀ ı ◑ ʼ X0<70Y3 ˪ ∂
- 433 (◑ ڗ ᾶ̈ ק

ғ β ʒ N˚ ˜

型号	输入电压（V）		额定输出		典型效率(%)	
	标称	范围	电压（V）	电流（mA）	Vin	
					最小	最大
K781.5-2000	12	4.75~18	1.5	2000	79	76
K781.8-2000	12	4.75~18	1.8	2000	81	79
K7802-2000	12	4.75~18	2.5	2000	85	83
K7803-2000	12	4.75~18	3.3	2000	87	86
K7805-2000	12	7~18	5	2000	91	88
K786.5-2000	12	8.5~18	6.5	2000	92	91

ڗ̊ ≠ Ớ

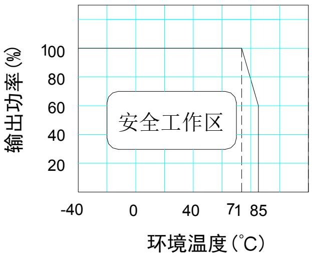
项目	条件	最小	典型	最大	单位
ڗ̊ ͻ ᴙ ⫞ ẙ	433 (ق ڗ ı ڗ ኂ ͻ ᴙ ኂ ḇ		˚5	˚6	(
⫞ ớ ڗ ` '	ڗ ኂ ͻ ᴙ ḇ		˚318	˚31:8	
ق ڗ ڗ ` '	‰ Ɥ ڗ ኂ ȉ ı ق ڗ ĸ 43 (˙ 433 (ψ ק		˚318	˚413	
⫞ ᒪ) ɤ ɸ	Ṿ Ḵ 53PK} ı پ ɼ Ẇ Φ ⫞ |		58	:8	pYs0s
˜ ث З ȉ		ʻY ʎ˜ ث З ȉ ɛ₅ Ớ̃ ᵾ ζ			
ڝ ♬ З ȉ	ʟF Ŋ ɹ		483		ɫ
˭̱ ȭ ͻ ╙			8	43	pD
□ ẙ ⋀ Ω̤̏	073 ɫ ¢ . ;8 ɫ			˚3136	(2 ɫ
Ȁ ƕ ḹ '	433 (ق ڗ ı ڗ ኂ ͻ ᴙ ኂ ḇ	5;3	663	783	NK}
ῳ ᶼ ḳ ớ ق ڗ				4333	ƤI

˜ ≠ Ớ

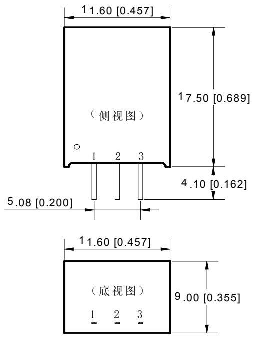
项目	条件	最小	典型	最大	单位
è Ӵ ▸ ẙ		8		<8	(
Ṫ Ă □ ẙ		073		;8	ɫ
è Ӵ □ ẙ		088		458	
Ṫ Ă ̀H ᵁ ᶊ □ ʺ			48	58	
Ậ ű ᾶ̈ ì □ ẙ	ᵱ ˡ ˜ ᵁ ᶊ 418 ← ⋁ /Ḥ̏ Ă 43 Ɣ			633	
PWWI		433			є ṇ ̀H
ڀ ٍ			61;		ძ
˛ ͻ Ά Ẫ	₅ ɫ ɭ˛				

[illegible]	[illegible] X0<70Y3 [illegible]

温度曲线图



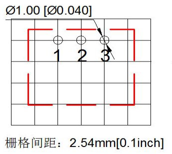
[illegible]



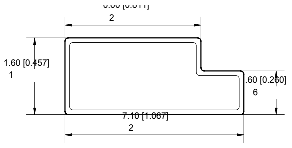
引脚	定义	功能
1	Vin	[illegible]
2	GND	[illegible]
3	Vout	[illegible]

端子规格：0.3*0.5
单位：MM

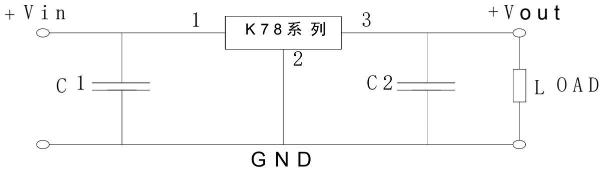
推荐 PCB 图



包装管尺寸图



[illegible]

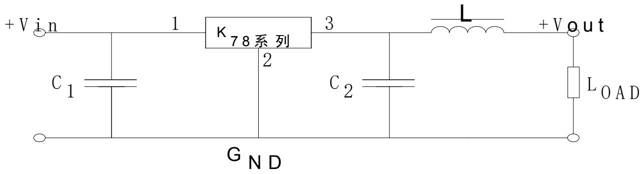


C1、C2 的选择可参考下表：

[illegible] F4	[illegible] F5
10uF	22uF

[illegible]

- [illegible] F4 F5 [illegible]
- [illegible] 0F [illegible] 43xK07:xK [illegible] HVU [illegible]
- [illegible]


+Vin
1
K78系列
3
2
L
+Vout
C1
C2
LOAD
GND