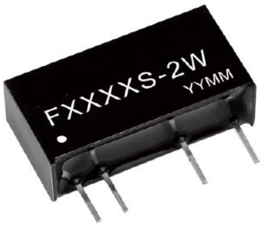
F_S-2W 系列

隔离非稳压 2W
单路输出 DC-DC 模块电源



UrKV

产品特点

- [illegible]
- [illegible]
- [illegible]
- [illegible] 073 [illegible] ;8 [illegible]
- [illegible] 6333YGF+7333YGF [illegible]
- [illegible] PWWI ˆ683 [illegible]
- [illegible] VLS M [illegible] SFE [illegible]
- 433 ([illegible]

型号	额定输入电压（V）		额定输出		典型效率（%）
	标称	范围	电压(V)	电流(mA)	
F0303S-2W	3.3	3.0-3.6	3.3	606	73
F0305S-2W			5	400	80
F0503S-2W	5	4.5-5.5	3.3	606	76
F0505S-2W			5	400	80
F0509S-2W			9	222	83
F0512S-2W			12	167	85
F0515S-2W			15	133	83
F0524S-2W			24	83	81
F1205S-2W	12	10.8-13.2	5	400	78
F1209S-2W			9	222	82
F1212S-2W			12	167	84
F1215S-2W			15	133	81
F1505S-2W	15	13.5-16.5	5	400	80
F1515S-2W			15	133	82
F2403S-2W	24	21.6-26.4	3.3	606	75
F2405S-2W			5	400	81
F2409S-2W			9	222	85
F2412S-2W			12	167	84
F2415S-2W			15	133	85
F2424S-2W			24	83	84
F2448S-2W			48	42	85

项目	条件	最小	典型	最大	单位
[illegible]		315		5	Z
[illegible]	[illegible] °4 (		°415	°418	(
[illegible]	[illegible] 43 ([illegible] 433 ([illegible]		43	48	
[illegible]	[illegible]			°3136	(2 [illegible]
[illegible]	V K 53PK} [illegible] WΦ [illegible]		:8	433	pYs0s
[illegible]	[illegible]		433		NK}
[illegible]	[illegible]				

项目	测试条件	最小	典型	最大	单位

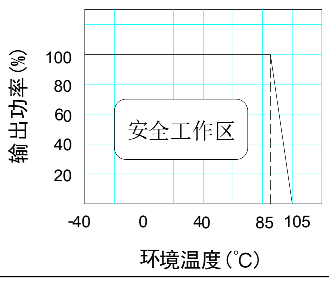
ʌ ʎ ɔ ڲ	833YGF	4333			PΩ
ʌ ʎ ɔ я	╜ ؛ ̀H ڗ 4ˋ ٽ ı ◖ ɔ ╙ ɱ̤̈ 4pD	6333			YGF

˘ ≠ Ớ

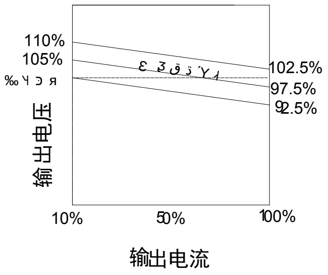
项目	条件	最小	典型	最大	单位
è Ϋ ▶ ẙ		8		<8	(
Ṫ Ă □ ẙ		073		;8	ɫ
è Ϋ □ ẙ		088		458	
Ṫ Ă ̀H ט ȿ □ ″			48	58	
Ậ Ű ἆ ì □ ẙ	ɐ ˡ ˜ ט ȿ 418 ← ᛋ /̀Ḥ Ă 43 ᛉ			633	
ڙ ˜ ٽ 3 ĭ ˉ		4			V
PWWI		683			є ṇ ̀H
پ			517		ძ
˛ ɔ Ά Ẫ	₅ ɫ l˛				
ט ȿ و	ڲḤ ἆ ♬ ᶐ ɛ X0<70Y3 ζ				

***短路时间不得超过一秒，否则会损坏模块。需要长时间短路保护的可以选用 F_SP-2W 系列。**

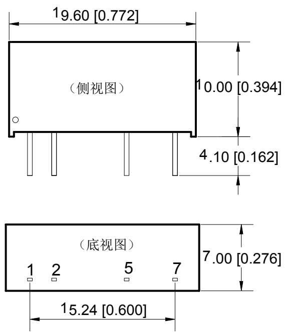
温度曲线图



误差包络曲线图



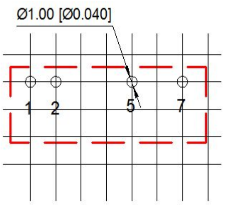
ט ʒ љ ᒉ Ű ￼ ḧ ϴ



引脚	功能
1	Vin
2	GND
5	0V
7	+Vo

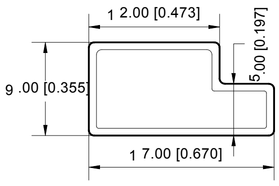
端子规格：0.3*0.5
单位：MM

推荐 PCB 图

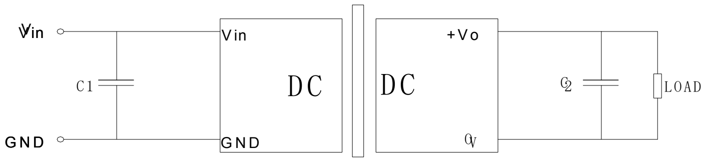


栅格间距：2.54mm[0.1inch]

包装管尺寸图



g Z̲ ꞁ ɔ ݩ ò



C1、C2 的选择可参考下表：

ڑ ᡃ ɔ я	ᵘ ì ɔ ķ	ڑ ɔ я	ᵘ ì ɔ ķ
3.3VDC	4.7uF	**3.3/5VDC**	10uF
5VDC	2.2uF	**9VDC**	4.7uF
12/15VDC	1uF	**12/15VDC**	2.2uF
24VDC	0.47uF	**24VDC**	1uF

Z̲ ꞁ ├ Y' °

- **尽量避免空载使用** χ Ę ق ڗ ı ă ŋ ₩ ę ڑ ﺋ ḧ ı ' 43 (ı ã ɲ ᵽ ڑ ᛋ ᵘ ì Ǝ ق ڗ ă J̌ˇO ﺋ ḧ ı ' ڍ ŋ ₩ ę ı Ǝ ق ڗ ɛ ɔ ڳ ζ ˡ ˇY ₩ ę ﺋ ḧ ı ' 8043 (ɰ ᛕ ı ɔ ڳ Ö @ X^5 2 ɛ 43 (Ö5 Z ζψ
- **输出外接电容避免过大** χ ڑ ᛋ ᵘ ì ɔ ķ F5 Ꚋ ķ Ö j ﺃ ص ᶾ ı ᵋ ķ ˇ ڃ ă ₩ ę ᵏ Ʊ ˋH ص ╙ ã ᵏ Ʊ j ˜ ı Ꚋ Ɥ Z̲ ⁝ ˇΩ ɔ ķ ᵘ ì ˊ ڤ Φ J̌ˇO ψ
- Ḿ ᆟ ᴸ ჳ ᵠ ˛ ∂ ڍ ݭ ʆ ᵀ Z̲ ᵘ ì 0F ◒ ᴸ ɔ ݩ ı0F ◒ ᴸ ᴴ ڒ ļ ' ˛ ڥ ŋ GF2GF ₩ ę Ȁ Ƕ ļ ' ıڳ Ƀ Ӎ ẇ ῇ ı ڃ ă ڑ ᆟ ᴸ ɰ ꞁ ă ₩ ę ˇΩ զ ı ƀ ɡ χ