H_S-1W 系列

隔离非稳压 1W
单路输出 DC-DC 模块电源

UrKV

产品特点

- ɥ Ꮑ ṇ ı ' Ḻ ẙ ڪ
- ῷ ' ڪ ı ڙ ﻟ ᒣ ƺ ɸ Ḩ
- ♬ Ꮑ ḧ ớ ȋ Ḇ ı □ ẙ ≉ ớ Ḇ
- Ṫ Ă □ ẙ ƀ χ073 ł Ḱ . ;8 ł
- ڭ ɔ я ڪ ڗ 9333YGF
- ˈ ˛ ớ ڪ ɛ PWWI ˆ683 є ṇ ˋH ζ
- ƒ ڱ‰ VLS Ṃ Ŀ ı SFE Ḡ Ŀ Ꮑ ڙ
- 433 (◑ ڗ ᾶ ק

ƒ β ʒ N° ˜

型号	额定输入电压（V）		额定输出		典型效率
	标称	范围	电压(V)	电流(mA)	（%）
H0505S-1W	5	4.5-5.5	5	200	68
H0509S-1W			9	111	74
H0512S-1W			12	83	68
H0515S-1W			15	67	68
H1205S-1W	12	10.8-13.2	5	200	70
H1209S-1W			9	111	71
H1212S-1W			12	83	74
H1215S-1W			15	67	74
H1505S-1W	15	13.5-16.5	5	200	70
H2403S-1W	24	21.6-26.4	3.3	303	64
H2405S-1W			5	200	68
H2412S-1W			12	83	73
H2415S-1W			15	67	66

ڙ ≉ ớ

项目	条件	最小	典型	最大	单位
ڙ ı '		314		4	Z
ɺ ớ ɔ я ڗ ˋ '	ڠ ḧ ڨ ڗ ï ı ڙ ᔕ ɔ я ψ ק ° 4 (		° 415	° 418	(
ڨ ڗ ڗ ˋ '	‰ Ꮑ ڙ ᔕ ï ı ڨ ڗ ĸ 43 (433 (ψ ק		43	48	
□ ẙ Ꮑ ᑯ Ὡ	ڠ ḧ ڨ ڗ ï			° 3136	(2 ł
ɺ ᒣ) ƺ ɸ	Ṿ Ḵ 53PK} ı پ ﺃ Ẉ Φ ɺ ǀ		433	483	pYs0s
Ȁ ԋ ḻ '	ڠ ḧ ڙ ᔕ ɔ я		83		NK}
ڙ ɔ я ɺ ẙ	ȡ ئ Ṯ ɣ Ɲ ˊY ɺ ɡ̦				

Ɲ ʎ ≉ ớ

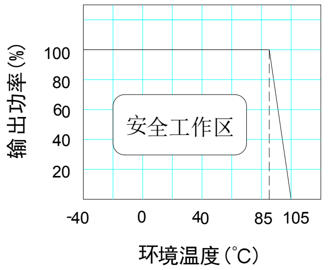
项目	测试条件	最小	典型	最大	单位
Ɲ ʎ ɔ ڱ	833YGF	4333			PΩ
Ɲ ʎ ɔ я	╝ ; ˋH ڙ 4ˋ ټ ı ◖ ɔ ╙ ɱ 4pD	9333			YGF

ˇ ≉ ớ

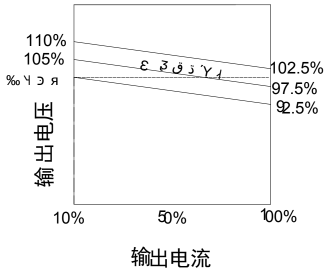
项目	条件	最小	典型	最大	单位
ȅ Ӵ ► ẙ		8		<8	(
Ṫ Ă □ ẙ		073		;8	ł
ȅ Ӵ □ ẙ		088		458	
Ṫ Ă ˋH ᵁ ȿ □ ″			48	58	

Â ű ἂ ì □ ẙ	ᴩ ˡ ˜ ᴜ ᶊ 418 ← ᕱ/ʻḤĂ 43 Ꭹ			633	ƚ
ڑ ˜ ٹ 3 ǐ		ˡ ʻY ᐱ ɓ Ở ᵿ			
PWWI		683			ɛ ṇ ʻH
ﭗ			716		ժ
ɔ Ά Ã	₅ ɫ ɭ				
ᴜ ᶊ و	ݣH ἂ ♬ ɑ ɛ X0<70Y3 ζ				

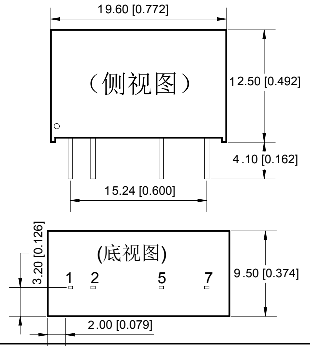
温度曲线图



误差包络曲线图



ᴜ ʒ ℔ ᒣ ű ㍾ ḧ ϴ

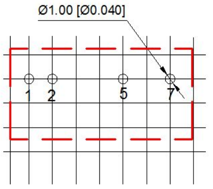


引脚	功能
1	Vin
2	GND
5	0V
7	+Vo

端子规格：0.3*0.5

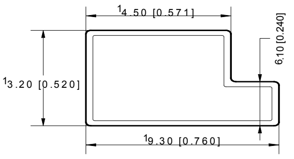
单位：MM

推荐 PCB 图

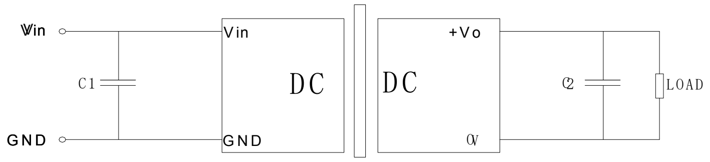


栅格间距：2.54mm[0.1inch]

包装管尺寸图



ᶢ Ẕ ɿ ɔ ٹ ȍ



C1、C2 的选择可参考下表：

ʝ ᢈ ɔ ᴙ	ᴜ ì ɔ ķ	ʝ ɔ ᴙ	ᴜ ì ɔ ķ
5VDC	4.7uF	**3.3/5VDC**	10uF
12VDC	2.2uF	**9VDC**	4.7uF
15VDC	1uF	**12VDC**	2.2uF
24VDC	1uF	**15VDC**	1uF

[illegible]

- **尽量避免空载使用** [illegible] 43 [illegible] 8043 [illegible] 43 [illegible]
- **输出外接电容避免过大** [illegible] F5 [illegible]
- [illegible] 0F [illegible] 0F [illegible] GF2GF [illegible]